(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2003-335791 (P2003-335791A)

(43)公開日 平成15年11月28日(2003.11.28)

(51) Int.Cl. ⁷		識別記号		FΙ					Ť	-7]-ド(参考)
C 0 7 F	19/00			C 0 7	F	19/00				4H049
C 2 3 C	16/18			C 2 3	С	16/18				4H050
H01L	21/316			H 0 1	L	21/316			X	4 K 0 3 0
# C07F	7/00			C 0 7	F	7/00			Α	5 F O 5 8
									Z	
			審查請求	有	长艏	マスティス マスティス マスティス マスティス マスティス マスティス マスティス アイス アイス マイス アイス アイス アイス アイス アイス アイス アイス アイス アイス ア	OL	(全 8	頁)	最終頁に続く

(21)出顧番号 特顧2003-121916(P2003-121916)

(22)出顧日 平成15年4月25日(2003.4.25)

(31)優先権主張番号 2002-022641 (32)優先日 平成14年4月25日(2002, 4, 25)

(33)優先権主張国 韓国(KR)

(71)出願人 598057475

學校法人浦項工科大學校

大韓民国、慶尚北道浦項市南區孝子洞山31

番地

(72)発明者 李時雨

大韓民国、790-751 慶尚北道浦項市南区 芝谷洞756番地 教授アパートメント9-

1301

(74)代理人 100058479

弁理士 鈴江 武彦 (外4名)

最終頁に続く

(54) 【発明の名称】 有機金属錯体およびそれを用いた金属シリケート薄膜の蒸着方法

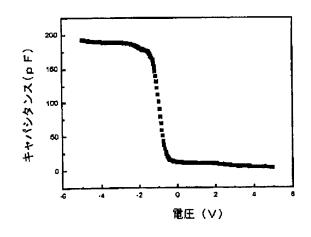
(57)【要約】

【課題】 有機金属錯体およびそれを用いた金属シリケート薄膜の蒸着方法の提供。

【解決手段】 下記式(1)の有機金属錯体の蒸気を基板に接触させる本発明の方法によれば、半導体素子用ゲート絶縁膜として有用な、目的とする組成の金属シリケート薄膜を簡便に製造できる。

$$(X)_{a-b} - M - (Y - (S_i(R)_3)_m)_b \cdots$$
(1)

(式中、Mは、3価または4価金属であり;Rは、C 1-4 アルキルであり;Xは、Nロゲンまたはアルキルであり;Yは、OまたはNであり;Mが3価金属の場合、aは3であり、bは $1\sim3$ の整数であり、Mが4価金属の場合、aは4であり、bは $1\sim4$ の整数であり;YがOの場合、mは1であり、YがNの場合、mは2である)。



【特許請求の範囲】

【請求項1】 下記式(1)の構造を有する有機金属錯

$$(X)_{a-b} - M - (Y - (S_i(R)_3)_m)_b \cdots (1)$$

(式中、Mは、3価または4価金属であり;Rは、C 1-4 アルキルであり; Xは、ハロゲンまたはアルキルで あり;Yは、OまたはNであり;Mが3価金属の場合、 aは3であり、bは1~3の整数であり、Mが4価金属 の場合、aは4であり、bは1~4の整数であり;Yが Oの場合、mは1であり、YがNの場合、mは2であ る)。

【請求項2】 式(1)の有機金属錯体がZr-(0S $i (CH_3)_3)_4, Zr - (N(Si(C$ H3) 3) 2) 4、ZrCl2 (OSi (CH3) 3) 2および $Z r C 1_2 (N (S i (C H_3)_3)_2)_2, H f - (O S$ $i (CH_3)_3)_4, Hf - (N(Si(C$ H3) 3) 2) 4、HfCl2 (OSi (CH3) 3) 2、およ びHfCl2(N(Si(CH3)3)2)2からなる群か

【請求項3】 基板が200~700℃に加熱されるこ とを特徴とする請求項1記載の方法。

ら選ばれることを特徴とする請求項1記載の方法。

$$(X)_{a-b} - M - (N(Si(R)_3)_2)_b \cdots (2)$$

(式中、M、R、X、a およびb は請求項1で定義した 通りである)。

【請求項8】 Zr-(N(Si(CH3)3)2)4、Z $r C l_2 (N (S i (C H_3)_3)_2)_2, H f - (N (S$ i (CH₃)₃)₂)₄, stath f Cl₂-(N (Si (CH₃)₃)₂)₂であることを特徴とする請求項7記載 の有機金属錯体。

【請求項9】 有機溶媒中で下記式(3)および(4) の化合物を還流条件下で反応させることを含む、請求項 30 7の有機金属錯体の製造方法。

$$Z (N (S i (R) 3) 2) \cdots (3)$$

 $MX_c \cdots (4)$

(式中、R、MおよびXは請求項1で定義した通りであ り; Zは1価金属であり; Mが3価金属の場合、cは3 であり、Mが4価金属の場合、cは4である)。

【請求項10】 請求項1の方法に従って製造された金 属シリケート薄膜。

【請求項11】 請求項7の金属シリケート薄膜をゲー ト絶縁膜として含む半導体素子。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、有機金属錯体、お よび前記錯体を用いて金属シリケート薄膜を製造する化 学蒸着(chemical vapor deposition, CVD)法に関 する。

[0002]

【従来の技術】最近、半導体技術の超高集積化により、 記憶素子セルが占める面積の減少に伴って静電容量が少 なくなり、素子としての限界に至るようになった。この 50 るために鋭意研究を重ねた結果、ケイ素と金属元素を両

体の蒸気を基板に接触させることを含む、金属シリケー ト薄膜の蒸着方法。

2

 $M(OR)_d \cdots (5)$

【請求項4】 蒸着が化学蒸着 (chemical vapor depos ition, CVD) または原子層蒸着 (atomic layer depo sition, ALD) によって行われることを特徴とする請 求項1記載の方法。

【請求項5】 薄膜中のシリコン含量を増加させるため に基板を酸化剤の蒸気と接触させる段階をさらに含むこ とを特徴とする請求項1記載の方法。

【請求項6】 酸化剤が、下記式(5)の金属アルコキ シド化合物であることを特徴とする請求項5記載の方

(式中、Mは3価または4価金属イオンであり;RはC 1-4 アルキルであり; Mが3価金属イオンの場合、dは 3であり、Mが4価金属イオンの場合、dは4であ

る)。 【請求項7】 下記式(2)の構造を有する有機金属錯 体。

場合、ゲート絶縁膜の厚さを減少させて静電容量を増加 させることができる。しかし、既存のシリコンゲート酸 化膜の場合、チャンネル電界の増加によるホットキャリ ア (hot carrier) 効果の増加、酸化膜に印加される垂 直電界の増加による界面トラップの濃度増加および漏れ 電流の増加などの問題があった。

【0003】このような問題を克服するために、誘電定 数が大きくて漏れ電流と界面状態密度が少ないゲート絶 縁膜誘電材料の研究が活発に行われている。特にシリケ ートは、薄膜にシリコン元素を含有し、結晶相が安定 で、高温で熱処理してもその相が変わらず、高い誘電率 を有しており、新しい誘電材料としての可能性が有力視 されている。

【0004】これまで、原子層化学蒸着法(ALCV D) を用いて金属シリケートゲート絶縁膜を蒸着した例 がいくつか報告されている(文献 [M. Ritala, K. Kukl i, A.Antii, P. Raisanen, M. Leskela, T. Sajavaara, and J. Keinonen, Science, 288, 319(2000)] および [Roy G. Gordon, Jill Becker, Dennis Hausmann, andS eigh Suh, Chem. Mater., 13, 2463(2001)] 参照)。こ れらの方法は、金属前駆体およびシリコン前駆体のよう な2つの前駆体を使用しており、分解特性が類似する前 駆体を選択しなければならないなど前駆体の選択に限界 がある。また、蒸着を行うにおいて比較的多くの時間が かかり、2つの前駆体間の反応性を利用しなければなら ないため、薄膜中の不純物を除去することが不可能であ

【0005】そこで、本発明者らは、前記問題を解決す

3

方とも含む前駆体化合物を用いることにより、より簡便 に目的とする組成の金属シリケートゲート絶縁膜を蒸着 できることを発見し、本発明を完成するに至った。

[0006]

【発明が解決しようとする課題】したがって、本発明の 目的は、有機金属錯体および前記錯体を用いて金属シリ ケート薄膜を容易に製造できる化学蒸着法を提供するこ

 $(X)_{a-b} - M - (Y - (S_i(R)_3)_m)_b$

(式中、Mは、Al、La、Biなどの3価金属または Zr、Hfなどの4価金属であり; Rは、C1-4 アルキ ルであり; Xは、ハロゲンまたはアルキルであり; Y は、OまたはNであり;Mが3価金属の場合、aは3で あり、bは1~3の整数であり、Mが4価金属の場合、 aは4であり、bは1~4の整数であり;YがOの場 合、mは1であり、YがNの場合、mは2である)。

【0009】また、本発明では、下記式(2)の構造を 有する有機金属錯体およびその製造方法が提供される。

[0010]

 $(X)_{a-b} - M - (N(S_i(R)_3)_2)_b \cdots (2)$ (式中、M、R、X、a および b は前記で定義した通り 20 である)。

[0011]

【発明の実施の形態】以下、本発明をさらに詳細に説明 する。本発明によれば、ケイ素と金属元素を両方とも含 む、式(1)の有機金属錯体の蒸気を基板に接触させて 基板上に金属シリケート薄膜を容易に蒸着できる。

【0012】前駆体として用いられる式(1)の有機金 属錯体において、Mは3価または4価金属であって、A I、La、Bi、ZrおよびHfからなる群から選ば れ;RはC1-4 アルキル、好ましくはメチルであり;X はハロゲンまたはアルキルで、前記ハロゲンはF、C 1、BrおよびIからなる群から選ばれ;YはOまたは Nである。また、aおよびb値はMの種類によって、m 値はYの種類によって異なる。Mが3価金属の場合、a は3であり、bは1~3の整数であり、Mが4価金属の 場合、aは4であり、bは1~4の整数であり、YがO の場合、mは1であり、YがNの場合、mは2である。 本発明に係る式(1)の有機金属錯体は、優れた安定性 を有するだけでなく、水または反応ガスとの反応性に優 れている。本発明の方法に使用され得る有機金属錯体と 40 しては、Zr-(OSi(CH3)3)4、Zr-(N (Si (CH₃)₃)₂)₄, ZrCl₂ (OSi (CH₃) 3) 2、 Z r C 1 2 (N (S i (C H₃) 3) 2) 2、 H f - $(OSi(CH_3)_3)_4$, Hf-(N(Si(CH3) 3) 2) 4、HfCl2 (OSi (CH3) 3) 2、およ びHfCl2(N(Si(CH3)3)2)2を挙げること ができる。

【0013】式(1)で表される有機金属錯体のうち、 YがNであり、mが2である場合の化合物は新規なもの であって、前記式(2)の構造を有する。式(2)の有 50 が好ましい。

とである。

[0007]

【課題を解決するための手段】本発明の一実施態様によ って、本発明では、下記式(1)の構造を有する有機金 属錯体の蒸気を基板に接触させることを含む、金属シリ ケート薄膜の蒸着方法を提供する。

[0008]

... (1)

機金属錯体は、トルエンのような有機溶媒中で下記式 (3) および(4) の化合物を還流条件下で反応させる ことにより製造できる。この際、式(3)および(4) の化合物は1:1~1:4のモル比で反応させる。

 $[0014]Z(N(Si(R)_3)_2)$... (3) $MX_c \cdots (4)$

(式中、R、MおよびXは前記定義した通りであり; Z は1価金属イオンであり; Mが3価金属イオンの場合、 cは3であり、Mが4価金属イオンの場合、cは4であ る)。

【0015】有機金属化学蒸着法(MOCVD)、直接 液体注入(direct liquid injection)またはバブリン グ運送(bubbling delivery)による化学蒸着法、原子 層化学蒸着法(ALCVD)などを本発明に係る金属シ リケート薄膜の蒸着に使用してもよい。これらのうち、 ALCVDは、原子層単位で薄膜の厚さを調節でき、層 カバー力に優れ、気相反応を根本的に抑制できる等の長 所があるので好ましい。

【0016】本発明の好ましい一例として、ALCVD を行う場合には、式(1)の前駆体のガス(原料ガス) を200~700℃、好ましくは250~450℃に加 熱した基板に接触させてもよい。また、0.01~10 t o r r の反応器圧力下で、基板が位置する反応器に原 料ガスをサイクル当り0.1~10秒間注入し、パージ ガスをサイクル当り0.1~20秒間注入する。その 後、酸素のような反応ガスをサイクル当り0.1~10 秒間注入できる。この際、原料ガスの流量は流量調節器 によって調節でき、原料ガスを入れる容器の温度を調節 して原料ガスの蒸気圧(注入量)を変化できる。

【0017】本発明の蒸着方法は、薄膜中のシリコンの 含量を増加させるためにさらに酸化剤の蒸気を接触させ る段階を含んでもよい。好ましくは、前記酸化剤は、下 記式(5)の金属アルコキシド化合物である。

[0018] M (OR) d ... (5)

(式中、Mは3価または4価金属イオンであり; RはC 1-4 アルキルであり; Mが3価金属イオンの場合、dは 3であり、Mが4価金属イオンの場合、dは4であ る)。

【0019】本発明の方法に用いられる基板としては、 当分野において通常用いられるもののいずれかを使用し てもよいが、白金、SiO2、TiNおよびケイ素など

5

【0020】このように、式(1)の錯体を単一前駆体として用いる本発明の蒸着方法は2つの前駆体を用いる従来の薄膜蒸着法に比べて蒸着工程を単純化でき、工程時間もまた短縮でき、蒸着温度のような蒸着条件を変えて薄膜の組成を容易に調節できるという長所がある。したがって、本発明の方法によれば、目的とする組成の金属シリケート薄膜を簡便に製造でき、このように製造された金属シリケート薄膜はゲート絶縁膜として多様な半導体素子に有用に適用できる。

[0021]

【実施例】以下、本発明を実施例によってさらに詳しく 説明する。但し、下記実施例は本発明を例示するための ものであり、本発明の範囲がこれらの例によって限定さ れるものではない。

【0022】実施例1:ZrCl2(N(Si(CH3)3)2)2の製造

Li(N(Si(CH₃)₃)₂) 14gをトルエンに溶解した後、500mlシュレンク(Schlenk)フラスコにZrCl₄ 11.6gを入れ、これに前記トルエン溶液を添加した。反応混合物が褐色になったとき、窒素 20雰囲気の下で1日間還流させた。引き続き、窒素雰囲気下で反応液を2回濾過して透明なオレンジ色の滤液を得た後、加熱および減圧条件下で溶媒を除去して粘性のある褐色液状の粗生成物を得た。この粗生成物を真空蒸留によって精製して粘性のある無色液状の化合物を得た

【0023】得られた化合物の 1 H - N M R を測定して 図1に示す。図1に示す結果から、目的とする Z r C I $_{2}$ (N (S i (C H $_{3}$) $_{3}$) $_{2}$) $_{2}$ が合成されたことが分か る。

【0024】実施例2: Zr-(OSi(CH3)3)4 を用いたジルコニウムシリケート薄膜の蒸着

A L C V D 装置 (自作)を用いて S i 基板上にジルコニウムシリケート($Z r \times S i 3 \times Oy$ 、ここで $1 \le x < 3$ であり、 $4 \le y \le 8$ である)膜を形成させた。原料ガスとして $Z r - (OS i (CH_3)_3)_4$ (Gelest社から購入)を、キャリアガスおよびパージガスとしてアルゴンを、反応ガスとして水素を用いた。次の反応条件で A L C V Dを行い、この際、蒸着温度は 250、300、350、400、450および 500 ℃に変えた:反応器 40 圧力; 1 t o r r、キャリアガス流量; 20 s c c m、パージガス流量; 500 s c c m、反応ガス流量; 20 s c c m、パージガス流量; 120 ℃、注入管温度; 130 ℃、および注入時間(原料ガス:パージガス:反応ガス); 1 秒: 2 秒: 1 秒。

【0025】得られたジルコニウムシリケート薄膜に対してXPS(X-ray photoelectronspectroscopy)分析を行って蒸着温度による薄膜中の組成比変化および蒸着速度を測定した。図2および3の結果から、蒸着温度が増加するにつれて薄膜中のジルコニウム成分比(Zr/ 50

·

(Zr+Si))は減少し、蒸着速度は増加することが分かる。特に、300~400℃の蒸着温度領域では組成比と蒸着速度が大きく変化しないことが分かる。

【0026】また、得られたジルコニウムシリケート薄膜に対して蒸着温度を350℃に固定し、蒸着速度(サイクル数による薄膜厚の変化)を測定した。図4に示すように、サイクル数が増加することにつれて薄膜の厚さが直線的に増加することにより、原子層化学蒸着が再現性よく行われたことが分かる。

【0027】実施例3: $ZrCl_2(N(Si(CH_3))_2)_2$ を用いたジルコニウムシリケート薄膜の蒸着 実施例1で製造された $ZrCl_2(N(Si(CH_3))_3)_2)_2$ を原料ガスとして用いたことを除いては、 実施例2と同様な方法でALCVDを行った。この際、 蒸着温度は150℃から350℃まで変えた。

【0028】得られたジルコニウムシリケート薄膜に対してXPS分析を行って蒸着温度による薄膜中のシリコンの組成変化および蒸着温度によるサイクル当りの蒸着速度を測定した。図5の結果から、蒸着温度が増加するにつれて薄膜中のシリコンの含量比は増加し、サイクル当りの蒸着速度が増加することが分かる。この際、最大蒸着速度は175℃で1.6Åであった。

【0029】また、得られたジルコニウムシリケート薄膜に対して蒸着温度を250℃に固定し、蒸着速度(サイクル数による薄膜厚の変化)を測定した。図6に示すように、サイクル数が増加するにつれて薄膜の厚さが線形的に増加することにより、原子層化学蒸着が再現性よく行われることが分かる。この際、蒸着速度はサイクル当り1.1Åに保たれた。

【0030】さらに、電気的特性を測定するために、薄膜を250℃で400Åの厚さで蒸着した後、前記薄膜のC (capacitance) -V (voltage)を測定し、その結果を図7に示す。図7の結果から計算した誘電定数の値は18であったが、前記値は純粋なジルコニウム酸化膜(誘電定数20-25)に比べて低い。

【0031】薄膜中のシリコンの含量を増加させるため にシリコンアルコキシドのような他のシリコン化合物が 導入できる。

[0032]

【発明の効果】以上、述べたように、本発明の蒸着方法によれば、目的とする組成の金属シリケート薄膜を簡便に製造でき、このように製造された金属シリケート薄膜はゲート絶縁膜として様々な半導体素子に有用である。

【図面の簡単な説明】

【図1】 実施例1で製造されたZrCl₂(N(Si(CH₃)₃)₂)₂の¹H-NMRグラフ。

【図2】 実施例2で製造されたジルコニウムシリケート薄膜の蒸着温度によるジルコニウム含量の変化を示す図。

【図3】 実施例2で製造されたジルコニウムシリケー

8

ト薄膜の蒸着温度によるサイクル当りの蒸着速度を示す 図。

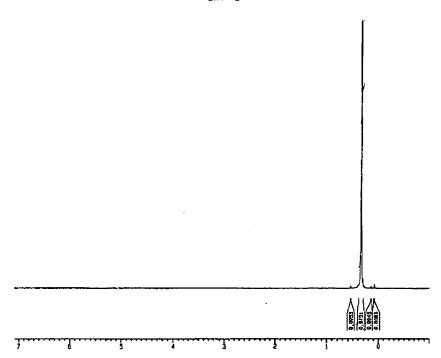
【図4】 実施例2で製造されたジルコニウムシリケート薄膜のサイクル数による蒸着速度を示す図。

【図5】 実施例3で製造されたジルコニウムシリケート薄膜の蒸着温度によるシリコン含量の変化を示す図。

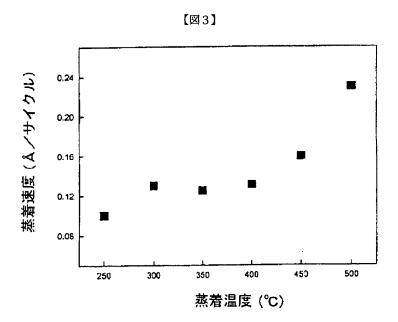
【図6】 実施例3で製造されたジルコニウムシリケート薄膜の蒸着温度によるサイクル当りの蒸着速度を示す図。

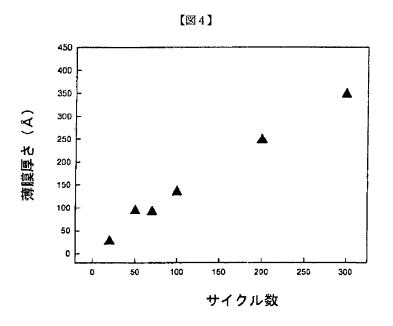
【図7】 実施例3で製造されたジルコニウムシリケート薄膜のC-V特性を示す図。

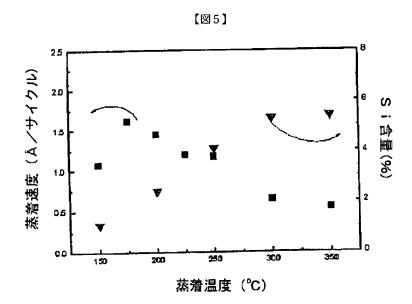
【図1】

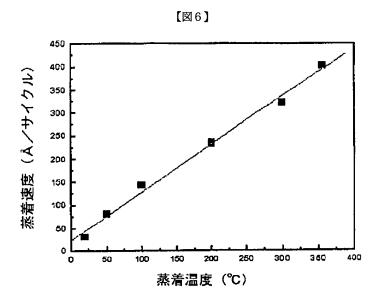


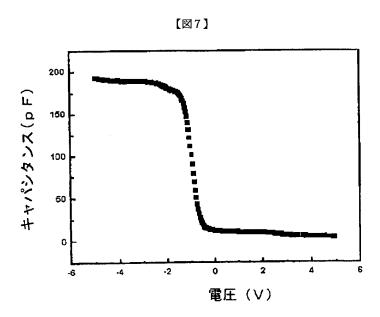
(S+JZ)/JZ 0.5 0.4 0.2 250 300 350 400 450 500 蒸着温度 (°C)











フロントページの続き

(51) Int.Cl.⁷

識別記号

C O 7 F 7/12

(72)発明者 姜相宇

大韓民国、140-190 ソウル特別市龍山区

厚岩洞254-40番地

(72)発明者 南元▲ひ▼

大韓民国、790-751 慶尚北道浦項市南区

芝谷洞756番地 大学院アパートメント1

-602

FΙ

C O 7 F 7/12

テーマコード(参考)

Z

F ターム(参考) 4H049 VN01 VN06 VN07 VP02 VQ02

VQ12 VQ39 VR23 VR32 VR51

VU24

4H050 AA01 AB91

4K030 AA06 AA11 BA01 BA48 JA10

LA02 LA15

5F058 BC03 BF02 BF06 BF27 BF29

BJ04